



第3章 计算机硬件

计算机硬件指计算机内部那些看得见、摸得着的物理装置,是计算机存在的物质基础。如果没有计算机硬件,上层软件就成了空中楼阁,无法安装和运行。

计算机硬件通常由 CPU、存储器、输入设备、输出设备、接口电路和计算机主板(总线)组成,其中存储器又分为内部存储器(内存)和外部存储器(外存)。通常将 CPU、内存、接口电路和总线称为主机部分,将外存和输入输出设备称为外设部分。计算机硬件组成如图 3.1 所示。

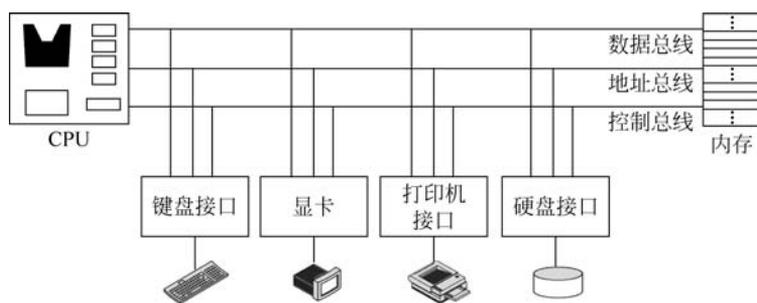


图 3.1 计算机硬件组成的逻辑示意图

3.1 CPU

CPU 即中央处理器,是计算机系统的指挥控制核心,主要由运算器、控制器和一些寄存器组成,如图 3.2 所示。

1. 运算器

运算器(arithmetic logic unit, ALU)的主要功能是在控制器的指挥下,进行算术运算和逻辑运算,从而实现对数据的加工和处理。

2. 控制器

控制器的功能是指挥计算机的各个部件协调一致地自动运行,具体功能包括程序控制、操作控制和时间控制。程序控制是保证计算机按照程序规定的顺序执行,即指令的执行顺



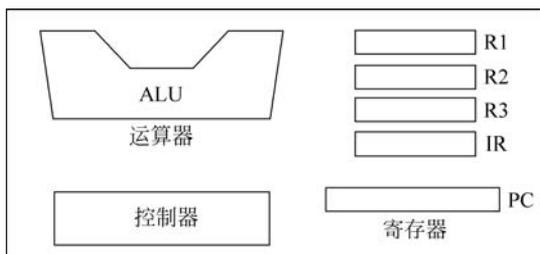


图 3.2 CPU 组成示意图

序不能任意颠倒；操作控制是管理并产生实现每条指令功能所需的操作信号，并将这些信号发送到相应的部件；时间控制是控制计算机按规定的时序发出各种信号，使计算机有条不紊地工作。

3. 寄存器

寄存器是 CPU 内临时存放信息的部件。按照功能的不同，寄存器可分为数据寄存器、指令寄存器和程序计数器。

(1) 数据寄存器(data register, DR)。用于暂存从内存中读出或将写入内存中的数据。图 3.2 中 R1、R2 和 R3 都是数据寄存器。大家日常使用的微型计算机和笔记本电脑里面大多安装的是 Intel 的奔腾 CPU，其内部就有 8 个通用数据寄存器。

(2) 指令寄存器(instruction register, IR)。用于保存 CPU 正在执行的指令的二进制码。图 3.2 中 IR 所表示的是指令寄存器。

(3) 程序计数器(program counter, PC)。用于跟踪 CPU 下一条将要执行的指令的内存地址。图 3.2 中 PC 即是程序计数器。

图 3.3 所示的是 Intel 至强 CPU 芯片以及主板上预留的 CPU 插座实物图。在组装计算机硬件时，只需要把 CPU 放入主板插座内再用边上的卡扣卡紧，CPU 底下数百条引脚就和主板内部的总线相连接，这样 CPU 便可通过总线访问主板上的内存和接口了。为了使 CPU 稳定运行，安装好 CPU 后，还需要在 CPU 上用散热胶贴紧安装一个风扇，用于给 CPU 散热降温。

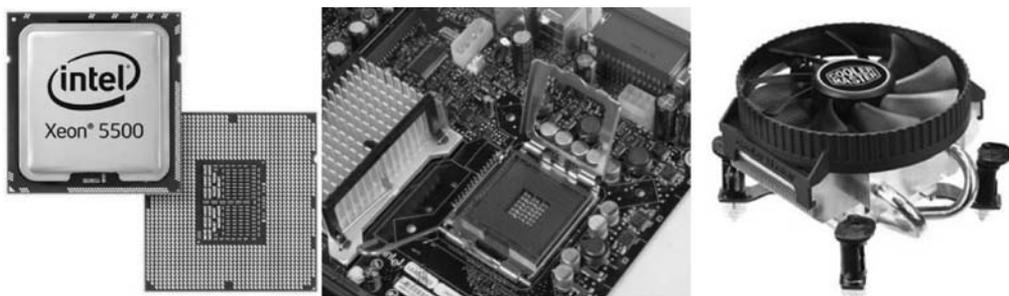


图 3.3 CPU、CPU 插座以及散热风扇实物图

CPU 性能对计算机整机性能有决定性作用。以前主要是通过提高 CPU 主频和字长来提高计算机性能，例如主频由 5MHz 提高到 3GHz 以上，字长由 4 位提高到 64 位。但目前摩尔定律越来越受到一些物理极限的制约，采用传统方法，计算机性能很难再以每隔 18 个月速度提高一倍的规律继续增长下去。当代计算机更多的是从体系结构方面挖掘并行性以



提高计算机性能,例如 cache、流水线结构、超标量结构、多线程 CPU、多核 CPU、机群系统等,采用多个运算部件、多个内核(每个内核相当于早期的单个 CPU)、多台独立计算机合作完成一项复杂任务。

在个人计算机市场,目前主流的 CPU 厂商有 Intel 和 AMD,这两家公司的 CPU 大多采用 x86 架构,在指令系统和体系结构方面兼容,占有大部分市场份额。龙芯是我国拥有自主知识产权的通用高性能微处理芯片,主要用于个人计算机、服务器和工控机等领域。兆芯国产 x86 处理器由上海兆芯集成电路有限公司生产,是完全自主研发的 x86 通用处理器。

智能手机市场的主要 CPU 厂家有 Intel、德州仪器、高通、三星和华为等。海思麒麟(Kirin)系列是属于华为集团的手机处理器芯片产品,最新的麒麟 990 处理器采用 7nm 工艺,集成 103 亿个晶体管;内置 5G 基带芯片,可以实现真正的 5G 上网;内部包含 8 核 CPU 和 16 核 GPU(graphics processing unit,图形处理单元),在性能上领先美国高通骁龙 845 处理器。

我国的集成电路工业起步较晚,CPU 成为最受制于他人的关键环节。但由于国家高度重视以及财政大力支持,现在与国外先进 CPU 技术之间的差距越来越小。除前面提到的龙芯、麒麟外,我国自主研发的飞腾、鲲鹏、昇腾等 CPU 也取得巨大进步,已经在成熟的商业产品中广泛使用。飞腾 CPU 有嵌入式、桌面以及服务器全系列产品。由国防科技大学自主研发的天河 1A 超级计算机内部就采用了 2048 个 8 核飞腾 CPU 和 14 336 个 6 核至强 CPU,峰值运算速度达到每秒千兆次以上,连续多年处于世界超级计算机 500 强榜单之首。鲲鹏和昇腾系列处理器都是深圳华为公司的产品。鲲鹏系列基于 ARM(acorn RISC machine,进阶精简指令集机器)架构,属于 RISC(reduced instruction set computing,精简指令集)的处理器,是华为在 2019 年 1 月发布的高性能数据中心处理器。华为自主的数据中心泰山服务器和华为云服务都使用了鲲鹏系列处理器。昇腾系列处理器是华为公司发布的人工智能处理器,采用华为开放式“达·芬奇架构”。昇腾处理器不单独对第三方销售,而是通过 AI(artificial intelligence,人工智能)加速模块、AI 加速卡、AI 服务器等形式对第三方销售,例如知名的华为 Atlas 系列 AI 模块、AI 服务器和 AI 集群内部都使用了昇腾处理器。此外,华为公司自动驾驶技术也采用鲲鹏+昇腾系列芯片的组合。

3.2 存 储 器



存储器是计算机的重要硬件之一,是计算机中的记忆部件。计算机中的全部信息,包括输入的原始数据、计算机程序、中间运行结果和最终运行结果都以二进制形式保存在各种存储器中。冯·诺依曼型计算机的基本原理是“存储程序”,其核心思想是将编制好的程序和待加工的数据预先输入到计算机的内存中。计算机在控制器的控制下可以从内存中自动高速地按顺序取出、分析和执行相应指令,从而完成程序设定的操作。

3.2.1 存储单元和地址

存储器的最基本组成单位是存储元。一个存储元只能存储一个二进制位,即一个 0 或者 1,一般以 bit 为单位。存储元通常是根据电子原理或磁电转换原理实现信息保存。一个存储元所能存储的信息量很少,计算机中通常把多个存储元作为一个整体来表示更大的数





据单位。8 位存储元组成的单位叫作一个字节(Byte, B), 由多个字节可以组成更大的数据单位。计算机中常用的数据存储单位有:

$$1\text{Byte} = 1\text{ B} = 8\text{bits}$$

$$1\text{KB} = 1024\text{B} = 2^{10}\text{Bytes}$$

$$1\text{MB} = 1024\text{KB} = 2^{20}\text{Bytes}$$

$$1\text{GB} = 1024\text{MB} = 2^{30}\text{Bytes}$$

$$1\text{TB} = 1024\text{GB} = 2^{40}\text{Bytes}$$

地址	存储单元	
00000H	0011	0100
00001H	0101	1101
00002H	0111	0110
00003H	0010	1011
⋮	⋮	⋮
FFFFDH		
FFFEH		
FFFFFH		

图 3.4 存储单元示意图

一个内部存储器由许多存储单元组成, 每个存储单元由多个存储元组成, 可以存放一个存储字(Word)。现在计算机存储单元的长度通常是 8 位、16 位或者 32 位。存储器中的所有存储元构成一个二维存储元阵列, 该二维阵列的每一行称为一个存储单元, 所有存储单元构成了一个一维线性结构, 如图 3.4 所示。每个存储单元在整个存储器中的位置都有一个编号, 这个编号称为该存储单元的地址, 一般用十六进制(H)表示。整个内部存储器就好像是一座大楼, 存储单元是大楼的房间, 存储单元的地址就相当于房间号。一个存储器中所有存储单元的总数量称为它的存储容量。图 3.4 示例中的存储器结构地址范围是 $(00000)_{\text{H}} \sim (FFFF)_{\text{H}}$, 共有 2^{20} 个存储单元, 每个存储单元的长度为 8 位。左边一列列出了每个存储单元的地址, 右边给出了每个存储单元保存的内容。例如, 3 号单元的内容是 00101011B, 也就是说 3 号单元存储的数据为 4BH。

CPU 根据存储单元的地址来访问存储单元的内容。从一个存储单元读出或写入数据的时间称为读写时间, CPU 连续启动两次对存储器读或写操作之间的最小间隔称为存取周期。这两项是衡量存储器存取速度的重要指标。

存储器和 CPU 最主要的连接线有地址线、数据线和读写控制线。地址线用于从 CPU 向存储器发送待访问存储单元的地址信息; 数据线用于在 CPU 和存储器之间传输数据信息; 读写控制线用于指明对存储器的操作性质。信息从 CPU 传向存储器称为写入, 反之称为读出。地址线的条数决定了存储器的存储单元数量, 数据线的条数决定了存储器一次可以和 CPU 传输的数据量。例如, 8086 CPU 和存储器之间有 20 条地址线和 16 条数据线, 因此 8086 CPU 最多可以访问 $2^{20} = 1\text{MB}$ 内存, 在一个存储周期内通过数据线可以和内存传输 16 位数据。

当代计算机的内存都制作成独立的集成电路模块, 称为内存条。主板上预留有内存插槽, 这样有利于计算机内存的替换和容量扩充。图 3.5(a)为内存条实物图, 图 3.5(b)圆圈处为内存插槽。组装计算机时只需将内存条插入插槽中, CPU 就可通过主板内部的连线访问内存条中的数据了。内存条有多种规格, 计算机发展历史上出现过 FPM、EDO、SDRAM、DDR(double data rate, 双倍速率同步动态随机存储器)等种类内存条, 目前最主流的是 DDR4 内存条, 即第 4 代 DDR 内存。

3.2.2 存储器分类

按照存储介质和使用特性的不同, 存储器可以有多种分类方法。

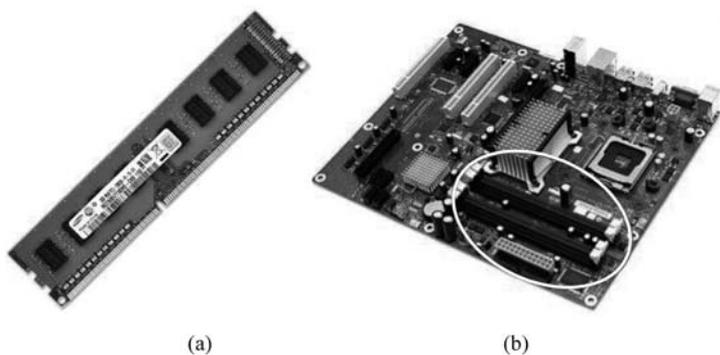


图 3.5 内存条主板内存插槽及实物图

1. 按照存储介质分类

按照存储介质的不同,存储器主要可分为磁介质存储器、半导体存储器和光介质存储器。

磁介质存储器(例如软盘、硬盘、磁带等)是利用磁性材料剩磁状态的不同来表示二进制信息。该类存储器的信息可以长久保存,即使断电后信息也不丢失,但 CPU 无法直接访问该类存储器。

半导体存储器是利用电子元件的两种稳定状态来表示二进制的 0 和 1。CPU 可以直接访问该类存储器并且访问速度很快,计算机的主存一般都属于该类存储器。

光介质存储器(例如光盘)利用光的反射信号的强弱来表示二进制信息。

2. 按照存储器分类

按照存储器存取方法的不同,存储器主要分为随机访问存储器和只读存储器两类。

随机访问存储器(random access memory, RAM)指 CPU 可以按照存储单元地址通过指令直接读写的存储器。CPU 对 RAM 中的所有存储单元访问时间基本一样。

只读存储器(read only memory, ROM)是一种对其内容只可读不可写入的存储器,在计算机中通常存放固定不变的程序和数据,例如 BIOS(basic input/output system, 基本输入输出系统)中的系统自检测程序和字库等。ROM 根据采用的半导体技术又可分为掩模式只读存储器(MROM, mask ROM, 出厂时数据固定,用户不可更改)、可编程的只读存储器(PROM, programmable ROM, 出厂时数据全为 1,用户可以通过专用设备将 1 改为 0,但只能改写一次)、可擦除可编程的只读存储器(EPROM, erasable programmable ROM, 用户可以多次改写和擦除数据,但必须通过特别设备和方法才可实现)、EEPROM(也称为 E²PROM, 可多次在线编程和擦除)和 Flash 存储器(大容量 EEPROM, 可多次在线编程和擦写)。

注意: 将数据写入 ROM 中称为编程,它所需要的时间是将数据写入 RAM 时间的数百倍,并且需要特殊的时序操作甚至需要特殊的设备。因此在 CPU 正常运行时, CPU 在一个存储周期内对 ROM 只能读取而不能写入,但对 RAM 可读可写。

3. 按信息的存储原理分类

按信息的存储原理,存储器可分为动态存储器和静态存储器两类。

动态存储器(dynamic memory, DRAM)是根据电容充电原理来存储信息的。因为电容



会漏电,所以必须对里面的信息定期更新才不会丢失信息,这个过程称为动态存储器刷新。动态存储器功耗小,集成度高,现代计算机的主存主要由 DRAM 构成。

静态存储器(static RAM,SRAM)是根据电子器件的双稳态原理来存储信息的。在断电的情况下,SRAM 里的信息不会丢失,因此不需要刷新。静态存储器功耗大、集成度低,但运行速度比 DRAM 快,一般用来做高速缓冲存储器(cache)。

4. 按照存储器所处位置和作用分类

根据存储器在计算机中所处位置和作用的不同,存储器可以分为内部存储器、外部存储器和缓冲存储器等。

内部存储器简称为内存或主存,它读取速度快,但价格高,容量小,主要用来存放计算机在运行期间正在执行的程序和操作的数据。内存和 CPU 通过系统总线直接相连,CPU 可以直接按照内存单元的地址读写内存。内存通常由 SRAM 或 DRAM 类型的半导体存储器构成。

外部存储器也称为辅助存储器或辅存,它读写速度慢,但容量大、单位价格便宜,主要用来存放计算机的文件系统,例如操作系统代码、所有用户程序、大型数据库信息等需要长期保存的程序和数据。外部存储器中的信息必须经接口电路首先调入主存中,才能被 CPU 访问。

高速缓冲存储器也称为 cache,位于 CPU 和主存之间,里面保存的是主存中最活跃的信息副本。设置 cache 的目的是解决 CPU 和主存速度不匹配的矛盾。

3.2.3 cache 的工作原理

cache 技术是 20 世纪 60 年代发展起来的一种旨在提高主存访问速度的存储技术。cache 是介于 CPU 和主存之间的小容量存储器,其主要目的是解决 CPU 和主存速度不匹配的问题。主存虽然速度比其他种类存储器速度快,但比 CPU 的速度还是慢得多,目前已成为制约计算机系统性能的主要瓶颈。当代高性能 CPU 的工作主频可以达到几 GHz,而且普遍采用超标量和超流水线等技术,在一个 CPU 周期内能并行执行多条指令。然而,这些指令和待处理的数据都来自主存。一般主存采用 DRAM 实现,其工作速度比处理机慢很多。只有采用 cache 技术,才能高速地向 CPU 提供指令和数据,充分发挥 CPU 的性能。

cache 具有如下特点。

- (1) 处于存储器层次结构的“CPU-主存”之间。
- (2) 容量比主存小很多。
- (3) 速度比主存快 5 倍以上,通常由双极型静态存储器 SRAM 构成。
- (4) 存放的是主存中最活跃、访问最频繁的数据的副本。
- (5) cache 中可以存储指令,也可以存放数据。

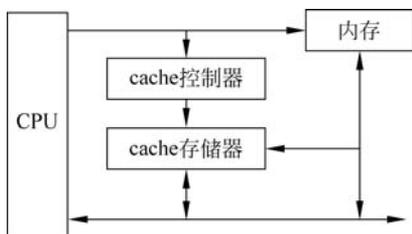


图 3.6 cache 工作原理图

(6) cache 全部功能通过硬件实现,对软件开发人员透明,即软件开发人员无须知道计算机里有没有 cache,有多大容量 cache。

(7) cache 容量越大,内存平均访问速度越接近于 CPU 速度。

cache 的工作原理如图 3.6 所示。cache 主要由 cache 存储器和 cache 控制器两部分组成,cache 存储



器用于存储内存的信息副本,cache 控制器主要用于在 cache 中快速查找和替换信息。当 CPU 要访问内存时,CPU 把访问请求同时发送给内存和 cache。由于 cache 速度很快,若 cache 中缓存有待访问数据,则由 cache 直接把数据发送给 CPU 并结束此次内存访问。若 cache 中没找到访问数据,则经过一个内存周期后,内存会把相关数据送给 CPU,并通过 cache 控制器把该数据保存到 cache 中,以便下次访问它时可以在 cache 中快速找到。若 cache 中没有足够空间存放数据,则 cache 控制器会根据一定的替换算法淘汰 cache 中的部分原有数据,以便给新数据让出存储空间。

若在 m 次内存访问中有 n 次数据在 cache 中找到,则我们称该 cache 的命中率为 n/m 。命中率越接近 1,CPU 访问内存的平均速度越快。命中率与 cache 控制器的替换算法和 cache 容量有关。一般情况下 cache 容量越大,命中率越高。

目前 cache 技术广泛应用于从嵌入式系统到巨型机的各种计算机上。高性能处理机上通常有多级 cache,根据存储信息不同又分为指令 cache 和数据 cache,最接近 CPU 的一级 cache 容量最小,速度最快。一台计算机 cache 容量越大,通常性能越好。现在市场上采用奔腾 CPU 的个人计算机都普遍配置了三级 cache,其中一级 cache 集成于 CPU 内部,二级和三级 cache 集成于主板之上。

3.2.4 虚拟存储器原理

虚拟存储器(virtual memory,VM)简称为虚存,指操作系统采用“虚拟存储”技术并结合一定的硬件措施,将内存与辅助存储器(如硬盘)结合使用,把辅助存储器当作内存的一部分来用,给用户提供一个比实际内存容量大得多的存储器。该存储器工作速度接近于主存速度,每位成本又接近于辅存成本,称之为虚拟存储器。

在没有虚拟存储器之前,应用程序要全部装入内存之后才能启动运行。若内存空间不足,则无法运行应用程序。有了虚拟存储器后,用户编写可运行的程序不再受制于实际内存大小,程序也不再需要事先全部装入内存才可运行。虚拟存储器已成为计算机系统中非常重要的组成部分。

虚拟存储器是由硬件和操作系统自动实现存储信息的调度和管理,其工作原理如下。

程序并不是均匀地被 CPU 访问,有些代码会被频繁访问,例如通用子程序,而有些代码很少被访问,例如错误处理代码只在程序出错时才执行。根据程序局部性原理,一个刚被访问过的数据在不久的将来再次被访问的概率很高(称为时间局部性),一个刚被执行过的指令附近的指令被执行的概率也很高(称为空间局部性),因此运行一个程序时没必要把这个程序的所有代码都装入物理内存后再执行。可以把待运行程序的一部分代码调入内存而大部分代码留在辅存上,接着启动运行。当程序运行到没有调入内存的代码部分时,由操作系统从辅存把这部分代码调入主存(称为页面调入)并继续运行。如果调入时内存空间不够,可以根据一定的内存替换算法把内存中暂时不用的代码写回到辅存(称为页面调出),再把当前要执行的代码调入主存。程序就以这种走走停停的方式运行,使其代码在内存和辅存之间调入调出。整个运行过程中只有少量代码在主存中,大部分代码在辅存中。由于调入调出由操作系统自动实现,时间也很短,用户感觉自己的程序是在内存中连续运行的。

虚拟存储器有以下的功能特点。

- (1) 虚拟存储器的主要目的是解决计算机内存不够用的问题。



(2) 虚拟存储器处于存储器层次结构的“主存-辅存”之间。

(3) 虚拟存储器使计算机的虚存容量达到辅存的容量,访问速度接近主存的速度,平均位成本接近辅存的成本。

(4) 虚拟存储器以页(页的大小一般为 512B 到几 KB)为单位进行调入调出。

(5) 虚拟存储器由操作系统自动实现调入调出。

当代主要的 CPU 都支持虚拟存储器功能,其内部的 MMU(memory management unit,内存管理单元)部件主要负责对虚拟存储器进行管理。虚拟存储器在 Windows 系统中,可以把硬盘的一部分作为虚拟存储器的页面对换区。Windows 的虚拟内存对应系统盘根目录下的系统文件 pagefile.sys。该文件即 Windows 系统的虚拟内存页面文件,它的大小可以通过控制面板来更改,通常设置为计算机实际内存的 1 至 2 倍大小。

3.2.5 存储器的层次结构

用户对存储器的追求目标是容量越大越好,速度越快越好,成本越低越好,但这些目标是相互矛盾、相互制约的。SRAM 速度最快,但价格贵且容量有限;磁盘容量够大,但访问

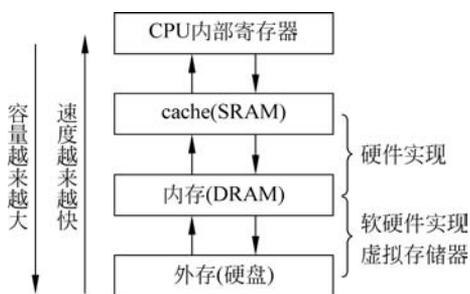


图 3.7 存储器层次结构

速度太慢。显然采用单一存储器无法同时满足容量、速度、价格这三方面的需求。可行的途径是在计算机中同时采用多种存储器,充分发挥每种存储器的优势,在计算机的软硬件控制下把它们按照一定的层次结构结合成一个有机整体,这样才能解决计算机存储器容量、价格、成本之间的矛盾。计算机存储器的层次结构如图 3.7 所示。

计算机系统中可以存储用户数据的器件是:寄存器、cache、内部存储器、外部存储器。它们离 CPU 越来越远,速度越来越慢,但容量越来越大,价格也越来越便宜。

寄存器在 CPU 内部,处于层次结构最上层,其访问速度最快但容量最小。通常 CPU 只有几个到几十个寄存器。在编写软件时应该尽量利用寄存器,尽量把数据放在寄存器中处理,才能获得最高执行速度。有些书本所讲的存储器层次结构不包含这一级。

cache 位于 CPU 和内存之间,一般由 SRAM 组成,其访问速度是内存的 10 倍以上,容量可达几百 KB 到几 MB,里面存储的是内存中使用最频繁的程序和数据的副本。当 CPU 要访问内存数据时先到 cache 中找,找到就使用,找不到再从内存中读取。这个过程通常由硬件自动实现,对程序员透明。

内部存储器简称内存,通常由 DRAM 组成。与 SRAM 相比,DRAM 集成度更高、容量更大且价格更便宜。目前的计算机都配置有几 GB 的内存。内存与 CPU 通过系统总线相连,里面的程序和数据可以被 CPU 直接访问,CPU 通过内存地址来访问内存。由于 CPU 的速度比内存速度快许多倍,而内存又是 CPU 的主要数据加工场,因此,如何提高内存的访问速度成为存储器设计的关键。通常的做法是在 CPU 与内存之间增加 cache,以缓解 CPU 与内存速度不匹配的矛盾。

硬盘通常用作计算机的外部存储器。硬盘容量很大且价格便宜,但硬盘是一种机械装



置,属于外部设备范畴,读写速度慢且 CPU 无法直接读写里面的数据。硬盘通常用来存放计算机中的操作系统代码、各种应用程序和需要长期保存的数据。硬盘中的数据必须首先调入内存才能被 CPU 访问。

为了解决内存容量不够用的问题,使可运行的程序代码大小不再受限于计算机实际物理内存大小,现代计算机系统通过软硬件方法,把内存和辅存相结合构成虚拟存储器。用户运行程序时不再需要全部装入内存,可以边运行边装入。该功能由操作系统自动实现。

层次存储器结构有如下特点。

(1) 存储体系中各层之间的信息流动由辅助硬件或操作系统自动完成。

(2) 层次存储结构可以提高计算机的性价比,在速度方面接近最高层存储器,在容量和价格方面接近最底层存储器。

(3) 层次存储器体系访问数据的顺序:CPU 先访问 cache;若在 cache 中未找到,则存储系统通过辅助硬件在内存中找;若还未找到,则存储系统通过辅助硬件和软件到辅助存储器中找;找到后再把数据逐级上调,没有空间时需将页面调出以让出空间。

3.3 外部设备



计算机外部设备种类繁多,大部分是机械、光电低速设备,它们的通信速度、工作方式、信息格式、工作电压、信号类型千差万别,因此无法直接和系统总线相连,计算机用接口(interface)电路作为外部设备和 CPU 之间的中转站,每个接口里都有少量可供 CPU 读写的寄存器,称为端口(port)。CPU 通过对接口中的端口读写数据实现对外部设备的间接控制,接口收到 CPU 发来的命令就会按要求驱动外部设备完成指定功能。

计算机中外部设备可分为输入设备、输出设备和外部存储器三大类。输入设备包括键盘、鼠标、光笔、麦克风、游戏杆、摄像机、扫描仪、传真机等;输出设备包括显示器、打印机、绘图仪、音箱等;外部存储器包括硬盘、软盘、光盘、U 盘、磁带等。除此之外,计算机通常还连接大量网络通信设备(例如调制解调器 modem、交换机、路由器等)、多媒体设备(例如数码相机、投影仪等)、工业控制设备(例如 A/D 转换器、D/A 转换器、数据采集设备等),这些设备也属于外部设备。

3.3.1 输入设备

1. 键盘

键盘是计算机中使用最普遍的输入设备。用户通过键盘可以向计算机输入各种数据和命令。目前常见的键盘有 101 键和 104 键两种标准。键盘上布有 26 个英文字母键、10 个阿拉伯数字键、 $F_1 \sim F_{12}$ 功能键以及 Ctrl 键、Shift 键、Alt 键等。

按工作原理的不同,可将键盘分为机械式和电容式两种。机械式键盘结构简单,成本低,手感好,但寿命低。电容式键盘功耗低,成本低,寿命长,是目前主流键盘。

按插头形式的不同,可将键盘分为 PS/2 和 USB(universal serial bus,通用串行总线)两种键盘。图 3.8(a)为 USB 插头,图 3.8(b)为 PS/2 插头。目前大部分键盘配 USB 插头。

2. 鼠标

鼠标是计算机中常用的手持式坐标定位部件。用户通过该设备可以向计算机发送操作



命令,在计算机中选取操作对象等。当用户移动鼠标时,鼠标会将其相对坐标发送给主机。

按工作原理的不同,可将鼠标分为机械式和光电式两种。机械式鼠标通过鼠标垫与 X、Y 轴方向的滚动杆之间的摩擦来检测相对位移量。光电式鼠标根据光的反射原理来检测相对位移量。

按插头形式的不同,可将鼠标分为 PS/2 鼠标和 USB 鼠标。如图 3.8 所示,目前市面上大部分鼠标都是 USB 插头鼠标。新式的无线鼠标通过无线方式将坐标数据传输给主机,主机端的无线接收器也采用 USB 插头。

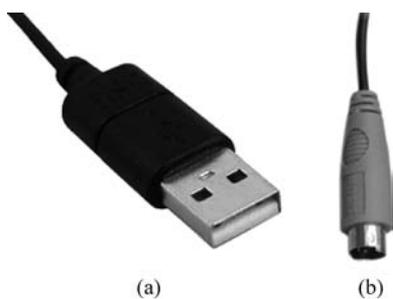


图 3.8 USB 及 PS/2 设备插口实物

3.3.2 输出设备

1. 显示器

显示器是使用最广泛的人机通信设备,用于将计算机存储器中的数据以人可理解的方法显示出来。显示器通常连接到显卡上,显卡再插入计算机系统总线的扩展槽里。CPU 通过显卡控制显示器的显示模式和显示内容。

按显示内容的不同,可将显示器分为字符显示器、图形显示器和图像显示器。

按工作原理的不同,可将显示器分为 CRT(cathode ray tube, 阴极射线管)显示器、LCD(liquid crystal display, 液晶显示器)显示器、等离子显示器等。

按插头形式的不同,可将显示器分为 VGA(video graphics array, 视频图形阵列)显示器(见图 3.9(a))、HDMI(high definition multimedia interface, 高清晰度多媒体接口)显示器(见图 3.9(b))、DVI(digital visual interface, 数字视频接口)显示器(见图 3.9(c)),最流行的是 VGA 显示器。



图 3.9 VGA、HDMI、DVI 设备插头实物图

显示器的分辨率指图形显示器中像素点的个数或者字符显示器中字符窗口的个数,是显示器的重要技术指标之一。分辨率越高,画面越清晰,但所需要的显存容量也越大。刷新频率指显示器屏幕信息每秒更新的次数,刷新频率越高,显示的画面越稳定,同样要求显卡的数据传输率也越高,目前市场上显示器的刷新频率可达 75Hz 以上。

2. 打印机

打印机是使用最广泛的输出设备,用于将信息打印在纸上,可长期保存。

按插口形式的不同,可将打印机分为 DB9M 串口打印机(图 3.10(a))、DB25F 并口(图 3.10(b))打印机和 USB 口打印机,目前 USB 口打印机最流行。

按工作原理的不同,可将打印机分为针式打印机、喷墨打印机和激光打印机。针式打印



图 3.10 DB9M 串口和 DB25F 并口实物图

机利用机械相互作用,使印字机构与色带和打印纸相击,从而在纸上印出字符,主要用于银行、税务等票据打印;喷墨打印机是利用喷墨头将墨水加热汽化后喷到纸上形成字符和图形,既可以黑白打印,也可以彩色打印;激光打印机利用静电原理,将碳粉吸附到打印纸上再加热定影得到图案,具有打印效果清晰、速度快、噪声低等特点,主要用于商务办公领域。

3. 外部存储器

外部存储器又称为外存或者辅存,是 CPU 不能直接访问的存储器,里面的信息必须先经外存接口电路读入内存,才能被 CPU 访问。外存主要包括磁带、软盘、硬盘和光盘等,其中最常用的是硬盘和光盘。

1) 硬盘

硬盘通常将几个盘片以驱动器轴为轴线组装在一起,每个盘面都有一个读写磁头,如图 3.11 所示。

每个盘面由许多称为磁道的同心圆组成,如图 3.12 所示,所有磁道的存储容量都相同。所有盘面上相同编号的同心圆就组成许多圆柱面,每个磁道又分为多个容量大小相等的扇区。数据在磁盘上的存储地址由柱面号、磁头号 and 扇区号确定。为了提高硬盘的读写速度,计算机通常以扇区为单位对硬盘进行读写,一个扇区的大小为 512B 到几 KB。

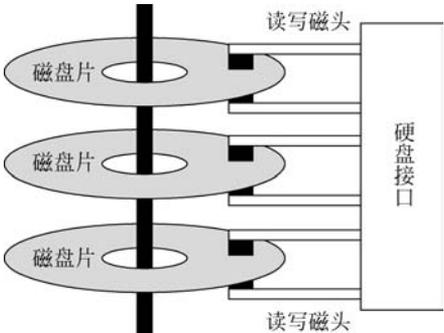


图 3.11 硬盘内部结构示意图

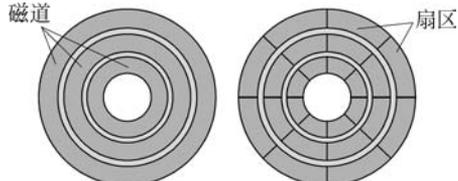


图 3.12 磁道和扇区示意图

硬盘常用的技术指标有存储容量、转速以及数据传输率等。硬盘的存储容量指硬盘可以存储的信息总量,目前市场上硬盘的存储容量可达几百 GB 或几 TB。硬盘容量可按下式计算。

$$\text{硬盘容量} = \text{盘面数(磁头数)} \times \text{柱面数(每面磁道数)} \times \text{每磁道扇区数} \times \text{每扇区字节数}$$



根据接口类型,硬盘可分为 IDE(integrated drive electronics,电子集成驱动器)(ATA 或 PATA)硬盘、SATA 硬盘、SCSI 硬盘等。IDE 硬盘也叫并口硬盘,采用 40 芯扁平电缆线将硬盘和主板连接,前几年比较流行。SATA 硬盘也叫串口硬盘,用 7 芯电缆和主板相连接,数据传输率更高,目前越来越流行。SCSI 硬盘主要用于性能要求比较高的服务器上。

上面所讲的硬盘模型是前几年比较流行的硬盘,一般称为机械硬盘,里面有复杂的机械装置,重量较重且体积较大。目前市场上出现一种新式硬盘——固态硬盘,它利用大容量 Flash ROM 芯片存储信息,读写数据时没有移动磁头、转动盘片等机械动作,其速度主要取决于 ROM 芯片的读写速度,比机械硬盘快得多。固态硬盘重量轻、体积小,但由于成本高等因素,目前固态硬盘的容量普遍比机械硬盘小很多。

2) 光盘

光盘存储器是利用光学反射原理读写信息的外部存储器,由光盘片和光盘驱动器组成。光盘片用于存储信息,光盘驱动器用于对光盘片上的信息进行读写。

按照物理格式的不同,可将光盘分为 CD-ROM 和 DVD 光盘。CD-ROM 光盘存储容量可达 650MB,主要用于保存可靠性要求较高的程序和数据;DVD 容量可达几 GB,主要用于存储音频、视频等数据量大但可靠性要求不高的信息。

按照读写限制的不同,光盘可分为只读型光盘、写一次型光盘和可多次读写型光盘。CD 格式的这三种类型光盘分别称为 CD-ROM、CD-R、CD-RW;DVD 格式的这三种类型光盘分别称为 DVD-ROM、DVD-R、DVD-RW。光盘驱动器常用的接口形式有 IDE、SATA、SCSI 等,和硬盘类似。



3.4 接口电路

3.4.1 接口电路的工作原理

现代计算机的外部设备(以下简称外设)种类繁多,其工作速度、信号类型、操作时序和 CPU 以及系统总线无法匹配,因此外部设备无法直接挂载在系统总线上,CPU 也无法直接和外部设备通信。各种外部设备通过接口电路连接到计算机系统中,CPU 通过控制接口电路间接实现对外部设备的控制。显卡、声卡、网卡都是典型的接口电路。

所谓接口就是 CPU 与外设的连接电路,是 CPU 与外设进行信息交换的中转站。接口通常也称为适配器(adapter),其主要作用有以下三点。

(1) 信息变换。信息变换包括信息种类变换(例如 A/D 或 D/A)和信息格式变换(例如串并转换)。

(2) 速度协调。CPU 速度很快,而外设通常是机械式慢速设备,接口可以协调快速 CPU 与慢速外设之间的工作。

(3) 辅助和缓冲功能。辅助和缓冲功能包括中断处理、电平转换、信号放大、功率匹配等。

图 3.13 所示为接口工作原理图。外设接口是 CPU 和外设的信息中转站。接口一边通过系统总线与 CPU 连接,一边通过外设连线与外设相连。外设接口电路中通常有多个寄存器,每个寄存器也像内存单元一样有地址,CPU 可以通过向该地址写入数据实现对接口的控制,当然也间接地实现了对外设的控制。接口中可供 CPU 读写操作的这些寄存器称



图 3.13 接口工作原理

为端口(port),这些寄存器的地址称为端口地址。

按存放信息的类型不同,端口可分为数据端口、状态端口和控制端口,分别存放数据信息、状态信息和控制信息。CPU 通过状态信息了解外设的工作情况,通过控制端口向外设发送控制命令,通过数据端口实现和外设的信息交换。

接口的工作过程如下:当 CPU 需要和外设交换数据时,会通过系统总线将数据写入相应接口的数据端口中,再将操作命令写入接口的控制端口中。接口收到 CPU 发送来的命令和数据后,再通过外设连线按照外设需要的数据格式、操作时序、信号电压等将数据传送给外设。操作完成时接口将完成情况写入状态端口中,CPU 通过系统总线读取状态端口即可获知命令执行是否成功,再决定下一步操作。

3.4.2 计算机常见的外设接口

1. 并行接口

并行接口(简称并口)指与外设以并行方式传输信息的接口,是计算机中的标准接口,主要用于连接并口打印机或扫描仪,使用的连接头是 25 针 D 形接头。所谓并行,指 8 位数据同时通过 8 根并行线进行传送,这样数据传送速度大大提高,但并行传送的线路长度受到限制,只适合 10 米以内的数据通信。随着连线长度增加,干扰随之增加,数据通信也就容易出错。因此并行接口适合于高速、短距离通信。

目前计算机主板都集成了一个并行口,Windows 系统中的设备文件名为 LPT1。

2. 串行接口

计算机的另一种标准接口是串行接口(简称串口或串行口),指与外设以串行方式传输信息的接口。现在的 PC 一般配有 1 或 2 个串行口。串行口的数据和控制信息是一位接一位在一根数据线上分时、串行地传送。串行传输速度较慢,但通信距离远,抗干扰性强,连线成本低,布线容易,在工业控制领域得到了广泛应用,因此远距离的通信应使用串行口。波特率表示串行通信中每秒传输的二进制位数,通常用于表示串行通信中数据传输的快慢程度,其常用单位为 b/s。1b/s = 1 位/秒,当前串行通信速率可达 115 200b/s 以上。

计算机中的串行接口通常采用 9 针 D 形接头,用于连接 modem 或其他串行通信设备,也称为异步串行口(UART)。目前计算机主板都集成了两个串行口,Windows 中以设备文件名 COM1、COM2 等来命名。

3. 硬盘接口

硬盘接口是计算机系统中硬盘与主板的连接部件,常见的硬盘接口有 IDE、SATA、SCSI 等。接口类型不同,所用的连线电缆和数据传输率也不同。目前计算机主板上都集成了多个硬盘接口。



IDE 接口也叫作 ATA 接口或 PATA 接口。IDE 接口采用并行方式进行数据通信,可以连接 IDE 硬盘或光驱。由于 IDE 接口速度快、价格低、兼容性强,在微型计算机中广泛应用,一般的计算机主板都集成了 1 或 2 个 IDE 接口,分别标记为 IDE1 和 IDE2。计算机中的 IDE 接口通常为 40 针的双排针插座。每个 IDE 口可以连接两个 IDE 设备(硬盘或者光驱),分为主设备和从设备。

SATA 接口采用串行数据传输方式,用于替代传统的并行 ATA 接口,具有可靠性高、结构简单、抗干扰性强、支持热拔插等优点。现在的微机系统通常集成了多个 SATA 接口,每个接口可以连接一个 SATA 设备。SATA 为 7 针单排插座。

SCSI 接口即小型计算机系统接口,在做图形处理和网络服务的计算机中广泛采用 SCSI 接口的硬盘。除了硬盘以外,SCSI 接口还可以连接光驱、扫描仪和打印机等。SCSI 接口数据传输率高、应用范围广、CPU 占用率低,但成本较高,必须配置专用的 SCSI 接口卡,主要用于中、高端服务器系统。

4. 网络接口

网卡(network interface card, NIC)也称为网络适配器,是计算机与网络设备(例如 Hub、交换机、路由器等)之间的接口电路。网卡一般以独立插卡形式插在计算机系统总线扩展插槽中,或者集成于主板之上,再通过网线与网络设备连接。网卡的主要功能包括网络数据格式转换、收发数据缓存以及网络通信服务。

就像每个人有唯一一个身份证号码一样,每个网卡都有全球唯一的网卡物理地址,该地址也称为 MAC(media access control, 介质访问控制)地址。该地址出厂时由网卡厂家设定,共 48 位,前 24 位为网卡厂家标识,由 IEEE 统一分配;后 24 位为厂家内部编号。通过 MAC 地址可以识别互联网上唯一的网卡。

网卡按照通信速率分为 10Mb/s 网卡、100Mb/s 网卡、10/100Mb/s 自适应网卡、千兆网卡;按照与网线的连接形式分为 RJ-45 以太网卡、BNC 接口网卡、无线局域网卡等。

5. 显示器接口

显示器接口也称为显卡或显示适配器,用于将显示器连入计算机系统中。显卡一般以独立插卡形式插在计算机系统总线扩展插槽或 AGP(accelerated graphics port, 加速图形端口)插槽中,或者集成于主板之上,另外有 15 针 VGA 插口用于连接显示器和投影仪。显卡的基本功能是将 CPU 传送来的数字视频数据转化为显示器可以接受的格式(通常为模拟式 RGB 信号),再送到显示器上形成模拟视频信号。

6. 声卡接口

声卡也称为音频卡,是计算机中处理音频信号的接口硬件。它可以对外连接麦克风、音箱等声音设备。目前的计算机主板都直接集成了声卡接口。声卡的基本功能包括:录制外部模拟音频信号,将其转换为数字信息存入计算机文件中;将计算机中音频文件解码并转换为模拟信号,再通过音响设备播放;对数据声音进行编辑与合成处理。

7. USB 接口

USB 是通用串行总线的缩写,以串行方式与外设传输数据,成本低,数据传输率高,连线方便,目前计算机市场上有 1.0、2.0 和 3.0 版本的 USB 标准。计算机中的 USB 接口通常以标准 4 芯(电源、发送、接收、地线)连接头的形式出现,计算机主板上配有 2~4 个 USB 接口。USB 接口常用于连接 USB 外设,如 USB 键盘、USB 鼠标、U 盘、移动硬盘、数字摄像



机、扫描仪、打印机等。

3.5 总线



3.5.1 总线的功能

总线(bus)是计算机的重要硬件组成部分,它是计算机与计算机之间或者计算机系统内部多个模块之间的一组公共传输通道,数据、地址和控制信息都经由总线传送。总线在计算机中通常表现为一组并排信号线,数量由几十根到几百根。

1. 根据功能分类

这些信号线根据其功能可以归为如下三类。

1) 地址总线

地址总线(address bus, AB)用来传送地址信息。地址总线的信息是单向传送的,通常由总线主控设备(通常为 CPU)传向总线被控设备(例如内存和各种接口)。地址总线的条数决定了总线可以直接寻址的范围或者计算机可以配置的最大内存容量。 n 根地址总线可以访问的地址空间是 2^n 个寻址单元。

2) 数据总线

数据总线(data bus, DB)用于传送数据信息。数据总线信息在主控设备和被控设备之间双向传送。数据总线的条数决定了通过该总线一次可以传送的数据量。例如数据总线为 8 位,则一次可以传送 1 字节;若为 32 位,则一次可以传送 4 字节。

3) 控制总线

控制总线(control bus, CB)用于在主控设备和被控设备之间传送控制信号,包括中断、DMA(direct memory access,存储器直接访问)、时钟、复位、双向握手信号等。

其他信号线包括电源线、扩展备用线等。

2. 根据位置分类

总线是连接多个子系统的公共信息通路,现在计算机中广泛采用总线结构进行信息传输。根据总线在计算机系统中所处位置的不同,可将总线分为以下 4 类。

1) 片内总线

片内总线是 CPU 内部多个功能部件的数据传输通路。CPU 内部 ALU 以及各寄存器之间通过片内总线传送数据。

2) 系统总线

系统总线又称为内总线,是计算机系统中各接口电路板之间的信息通路,是计算机中最重要的总线之一。通常所说的总线特指系统总线。系统总线在计算机中表现为主板(motherboard)上的许多并排连接线,对外引出许多 I/O 扩展槽,以便插接其他接口卡。ISA、EISA、PCI 是常见的系统总线。

3) 通信总线

通信总线也称为外总线,是计算机之间或者计算机与其他通信设备之间的连接线。外总线常用于计算机与其他系统或设备的通信。常用的通信总线标准有 RS-232、RS-485、RS-422、USB、CAN(controller area network,控制器局域网)等。



4) 局部总线

局部总线也称为处理器总线,是为了提高系统数据传输率而设计的总线。局部总线特指微处理器周边的专用接口,这些专用接口负责对微处理器的引脚信号进行匹配、处理和管理。局部总线通常连接传输率非常高的设备,例如高性能显卡、图形卡、硬盘适配器等,这样就减少了系统总线数据的传输压力。VESA 和 AGP 都是局部总线标准,部分教材将 PCI 总线也归类于局部总线。

3.5.2 计算机中常用的总线

(1) ISA 总线。ISA 总线是 IBM 于 1984 年为 286/AT 计算机制定的总线工业标准,也称为 AT 标准,与更早期的 PC/XT 总线完全兼容,可以适应 8 位/16 位数据总线要求。ISA 总线中共有 24 位地址线,可以访问 16MB 内存,最高数据传输率为 8MB/s。ISA 在微机系统中是一个有 98 只引脚的黑色扩展槽,目前微机主板已不再提供 ISA 扩展槽。

(2) EISA 总线。EISA 总线是 EISA 集团(由 Compaq、HP、AST 等组成)专为 32 位 CPU 设计的总线扩展工业标准,向下兼容 ISA,提供 32 位数据线和 32 位地址线,最高数据传输率为 33MB/s,现已被淘汰。

(3) VESA 总线。VESA 总线是 VESA 组织按局部总线标准设计的一种开放性 32 位总线,主要针对视频显示的高数据传输率要求而产生,因此又叫作视频局部总线,简称 VL 总线。最大总线传输率达到 132MB/s,但成本较高,目前已被更高速度的 AGP 总线替代。

(4) AGP 总线。AGP 即图形加速端口,AGP 总线是由 Intel 开发的一种局部总线,其主要目的就是大幅提高高档 PC 的 3D 图形加速处理能力。该总线最高数据传输率可达 2.1GB/s,主要连接高性能独立显卡和图形加速卡。

(5) PCI 总线。PCI 是一种将系统中外围部件以结构化方式连接起来的标准总线,是基于奔腾处理器发展起来的总线。PCI 总线支持 32 位和 64 位数据宽度,总线频率可采用 33MHz 和 66MHz,最高数据传输率可达 264MB/s,主要用于连接显示、网卡、硬盘接口等高速设备。PCI 是目前应用最广泛的总线结构,是一种不依附于某个具体处理器的局部总线,当代计算机主板都预留数个 PCI 插槽用于安装扩展卡。

(6) PCI-Express 总线。PCI-Express 总线(也称为 PCI-E 总线)是新一代总线标准。与 PCI 总线采用的多设备共享并行互联方式不同,PCI-E 采用了串行互联方式,以点对点的形式进行数据传输,每个设备都可以单独享用带宽,从而大大提高了传输速率。PCI-E 有多种不同速度的接口模式,例如 X1、X2、X4、X8、X16 等。最基本的 PCI-E X1 模式的传输率可以达到 250MB/s,X16 的速度是其 16 倍。当代计算机主板预留多个不同速度的 PCI-E 扩展插槽。

(7) USB 总线。USB 总线即通用串行总线,属于通信总线。USB 具有传输率高、成本低、支持热拔插、可对外设提供电源、可通过 hub 扩充设备等许多优点。USB 最多可串接 127 个外设,传输率达 480Mb/s,现已成为计算机中最常用的外部设备标准接口。

3.5.3 计算机硬件的组装及启动过程

计算机主板是一个复杂的多层印刷电路板(printed circuit board,PCB),也称为计算机母板,是计算机总线的载体。主板上一般有 BIOS 芯片、I/O 控制芯片、北桥南桥芯片、键盘

和面板控制开关接口、指示灯插接件、扩充插槽、主板及插卡的直流电源供电接插件等元件。图 3.14 所示为市场上流行的 ATX 主板实物图。

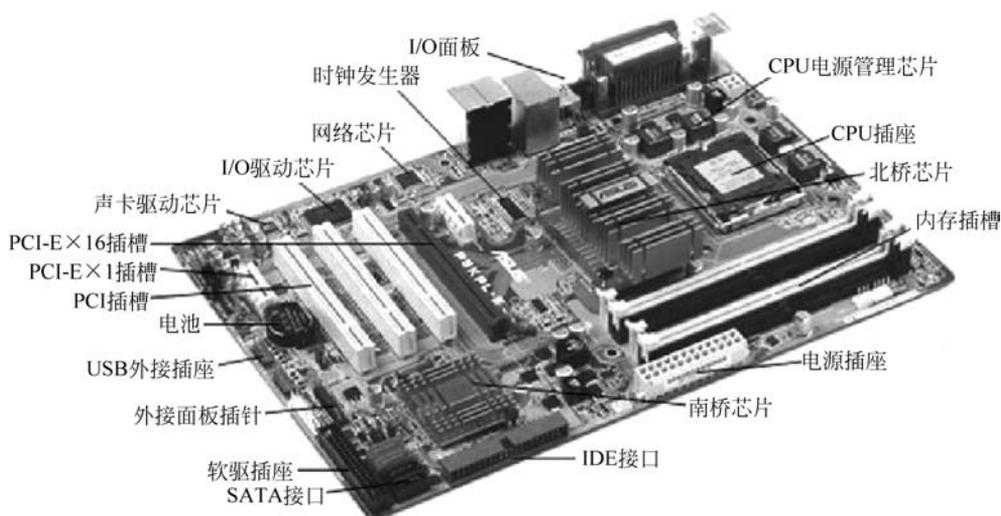


图 3.14 ATX 主板实物图

如图 3.14 所示,IDE 接口用于连接并口硬盘和光驱,SATA 接口用于连接串口硬盘和光驱,软驱插座用于连接软盘驱动器,外接面板插针用于连接机箱上的指示灯,USB 外接插座用于连接机箱上的 USB 插口,电池用于给 CMOS 芯片供电,3 个 PCI 插槽用于插入 PCI 扩展卡,主板上有一个 PCI-E X1 和一个 PCI-E X16,内存插槽用于插入 DDR4 内存条,CPU 插座用于放置 Intel 8 代酷睿 CPU。I/O 面板用于连接显示器、鼠标、键盘、麦克风、音响、网络等外部设备,如图 3.15 所示。该主板上还集成了北桥芯片、南桥芯片、网络芯片、声卡芯片、I/O 驱动芯片、CPU 电源管理芯片、时钟发生器等元件。

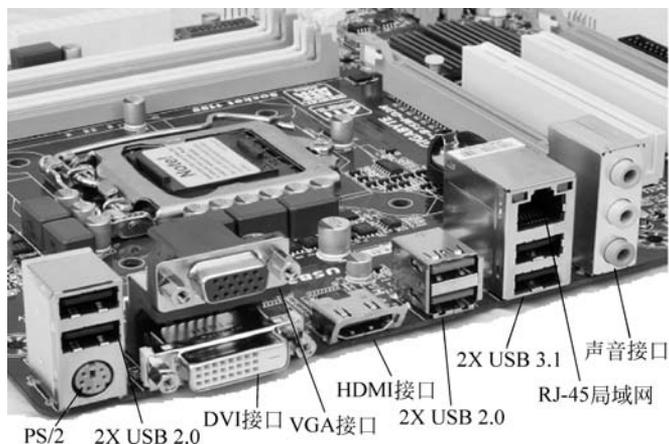


图 3.15 ATX 主板 I/O 面板

当要组装一台计算机时,需要购买计算机主板、CPU、内存条、硬盘、光驱、显示器、机箱(含电源)以及键盘鼠标等外设。主板是系统总线的物理载体,上面集成了 CPU 插座、内存插槽、PCI 插槽、IDE 接口、北桥芯片、南桥芯片、cache、BIOS 芯片和 CMOS 芯片等,对外留



有 USB 插口、串行口、并行口、PS/2 插口、VGA 插口等。早年组装计算机还需要购买独立的显卡、声卡、网卡等接口电路,并将其插入 PCI 插槽以连接相关外设,现代大部分主板直接将这此接口电路集成到主板上。

将 CPU 放入 CPU 插座并卡紧,这样 CPU 的引脚就与主板上的总线相连,CPU 上通常贴有风扇为其散热。将内存放入内存插槽并卡紧,内存就与总线相连。硬盘和光驱通过 40 芯扁平电缆与 IDE 接口连接,或者通过 7 芯电缆与 SATA 接口连接;将显示器连接到主板或者独立显卡上的 VGA 口(15 芯 D 型口);将键盘和鼠标连接到 USB 口;其他接口卡插入 PCI 插槽;最后接通电源,这样一台计算机就组装完成了。

当计算机刚通电启动时,RAM 内存中没有任何信息,此时计算机先执行主板 BIOS 芯片中的自检测程序。BIOS 是一个 ROM 芯片,也属于内存的一部分,即使断电信息也不会丢失,出厂时里面就写入了自检测程序和基本硬件驱动程序。自检测时系统会将检测结果在屏幕上显示输出,这就是我们刚开机时看到的主板 Logo 及有关硬件配置的文字信息。检测完成后,BIOS 读取 CMOS 芯片(小容量 RAM 芯片,由主板上的纽扣电池独立供电,用于保存系统参数)中的参数信息(例如开机口令、系统时间、活动操作系统设置等),再通过磁盘接口将活动操作系统的代码从磁盘调入 RAM 内存中,接着跳转到 RAM 中的操作系统代码去执行,这时看到的是操作系统的启动界面,启动完成后看到的是操作系统桌面。这时如果双击某应用程序图标,则由操作系统向磁盘接口发送命令,将相关程序从磁盘调入内存执行。这就是计算机的开机启动过程。



3.6 计算机常用的性能指标

1. 主频

主频(f)即 CPU 的时钟频率,很大程度上决定了计算机的运行速度。一般来说,主频越高,运行越快。主频常用的单位是 MHz 或 GHz,目前个人计算机的主频通常在 3GHz 以上。

2. 时钟周期

时钟周期(T)为一个系统时钟所需要的时间,单位为 μs 或者 ns 。时钟周期与主频的关系为 $T=1/f$ 。

3. 字长

字长指计算机在一条指令中能够完成运算的数据位数,决定了计算机的运算精度和存储单元的数据位数,字长是衡量计算机性能的重要指标。字长通常与计算机系统总线中数据总线的条数或者 CPU 中寄存器的位数相一致。

4. 运算速度

运算速度表示计算机每秒可以运行的指令条数,通常用 MIPS(million instruction per second,百万条指令/秒)作单位。运算速度通常与主频、字长、计算机体系结构有很大关系。

5. 存储容量

存储容量指计算机可以存储的二进制信息总数量。存储容量越大,计算机可以存储的信息就越多。存储容量的常用单位有 KB、MB、GB、TB 等。



6. 内存寻址空间

内存寻址空间表示计算机中最大可配置的内存容量,通常与系统总线中地址总线的条数有关。若地址线条数为 n ,则内存寻址空间大小为 2^n 个寻址单元。

7. 存储周期

存储周期(TM)表示 CPU 对存储器两次连续访问的最短时间,通常用于衡量存储器的操作速度。存储周期的倒数为存储频率。

8. 总线带宽

总线带宽(bus bandwidth)表示总线每秒可以传输的数据信息总量,常用单位是 MB/s。总线带宽与总线频率、总线存取时间、总线数据线位数有关。若总线频率为 f 、总线存取时间为 T 、总线数据线位数为 n ,则总线带宽 $=nfb/s=n/Tb/s$ 。

9. 指令系统

指令系统指一台计算机所具有的全部指令的集合,该计算机运行的所有软件功能只能由该集合中的指令组合来实现。指令系统主要分为两大类:复杂指令系统(complex instruction set computer,CISC)和精简指令系统(reduced instruction set computer,RISC)。

3.7 嵌入式计算机



3.7.1 嵌入式系统的概念

嵌入式计算机系统简称为嵌入式系统(embedded system,ES)。与通用个人计算机相比,嵌入式计算机是以应用为中心,软硬件可裁减,适应于对系统功能、可靠性、成本、体积、功耗等综合性能要求严格的专用计算机系统。也就是说,嵌入式系统是一种量身定制的专用计算机应用系统,它将软件与硬件集成于一体并嵌入在其他设备中,具有软件代码小、自动化程度高、响应速度快等特点,特别适合于要求实时和多任务的智能控制应用领域。

21 世纪是嵌入式计算机时代,人们日常生活中所用到的仪器仪表、家用电器和电子设备里都有嵌入式微处理器。目前生产的微处理器中,只有不到 20% 的微处理器用于台式计算机或笔记本电脑,剩下的都用于嵌入式计算机系统。

3.7.2 嵌入式系统的基本组成

嵌入式系统属于专用计算机应用系统,但它具有一般计算机组成的共性,也是由硬件和软件两部分组成。

1. 嵌入式系统的硬件

嵌入式系统的硬件主要包括嵌入式微处理器、程序存储器、数据存储器、时钟电路、电源电路、定时器、中断、异步通用串行口、通信电路、A/D、D/A、I/O 等通用接口电路。与通用计算机系统的硬件结构和组成基本固定不同,嵌入式系统的硬件都可根据应用需要和成本需要进行裁剪和定制。

1) 嵌入式微处理器

嵌入式系统硬件的核心是嵌入式微处理器,也叫嵌入式微控制器。嵌入式微处理器与通用 CPU 最大的不同在于,它将通用计算机中 CPU 的外围器件或接口芯片都直接集成到





了嵌入式 CPU 内部,例如时钟电路、复位电路、中断电路、AD/DA 转换器件、并行接口、串行接口等,从而有利于嵌入式系统在设计时趋于小型化、低功耗、低成本,同时还具有很高的效率和可靠性。

嵌入式微处理器的体系结构可以采用冯·诺依曼体系或者哈佛体系结构,指令系统可以采用精简指令系统或者复杂指令系统。大多数嵌入式微处理器采用的是哈佛体系结构和 RISC 指令集。

目前全世界有数百家厂商生产各种功能的嵌入式微处理器,主频由几百 KHz 到几百 MHz。8 位字长的微处理器主要有 Intel 的 51 系列、Atmel 公司的 AVR 系列、Microchip 公司的 MIC 系列,16 位字长的微处理器有 TI 公司的 MSP430 系列,32 位微处理器有 ARM、MIPS、Xscale 等多个系列。通用计算机处理器被 Intel、AMD 等少数厂商所垄断,但目前没有一款嵌入式微处理器可以主导整个嵌入式市场,设计嵌入式硬件时应该根据具体应用和产品定位选择适合自己需要的嵌入式微处理器。

2) 存储器

嵌入式系统需要存储器来存放代码和数据。嵌入式系统的存储器包括 cache、主存和辅助存储器。cache 作为主存数据的缓冲,其目的是提高 CPU 读写主存的速度。主存是嵌入式微处理器能直接访问的存储器,用来存放操作系统和应用程序代码及数据。大多数嵌入式微处理器内部集成有一定的主存,少数微处理器需要在 CPU 外部扩充主存。

嵌入式系统中的主存可以分为 ROM 类主存和 RAM 类主存。ROM 类主存通常由 NOR Flash、EPROM 和 PROM 组成,嵌入式系统的各种程序事先固化到 ROM 中,系统正常运行时对 ROM 只能读取而不能更改。RAM 类主存由 SRAM、DRAM 和 SDRAM 存储器芯片组成,存放程序运行过程中所用到的数据,CPU 对 RAM 中的数据可读可写。

辅助存储器容量大,但读取速度比主存慢得多,用来存放用户需要长期保存的数据,例如各种图片、视频信息。嵌入式系统中常用的辅存有:U 盘、NAND Flash、CF 卡、MMC 和 SD 卡等。由于硬盘体积太大,在嵌入式系统中很少采用。

3) 通用设备接口电路

嵌入式系统通过设备接口电路实现对被控对象的控制和监测。大多数嵌入式微处理器内部集成了大量的设备接口电路,硬件设计人员也可以在 CPU 外扩充其他接口电路。

目前嵌入式系统中常用的通用设备接口有 A/D 转换器、D/A 转换器、通用异步串行口、定时器、计数器、中断逻辑、RS-232、RS-485、RS-422 接口、Ethernet(以太网)接口、USB(接口)、音频接口、VGA 视频输出接口、I²C(集成电路总线)、SPI(串行外围设备接口)和 IrDA(红外线接口)、PWM(脉宽调制输出)、看门狗电路、LCD 接口等。

2. 嵌入式系统的软件部分

对于简单的嵌入式系统应用,软件不用分层,整个嵌入式软件就是一个运行于硬件裸机上的监控程序,整个系统硬件都受监控程序的控制,例如用于简单控制领域中的 51 系列单片机程序。但对于较复杂的嵌入式应用,嵌入式系统软件结构一般包含三个层次:硬件抽象层 HAL、嵌入式操作系统层和应用程序层,如图 3.16 所示。嵌入式系统软件部分同样也是可裁剪的,其操作系统和应用程序代码都直接固化在程序存储器芯片中。

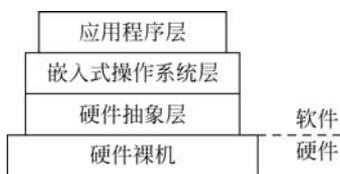


图 3.16 嵌入式系统层次图



1) 硬件抽象层

硬件抽象层向上层屏蔽了操作设备的烦琐处理细节,为上层软件提供了对设备的统一操作接口。硬件抽象层主要包含相关底层硬件的初始化、数据的输入输出操作和硬件设备的配置及驱动功能。当在不同的硬件平台进行嵌入式软件移植时,主要任务是实现硬件抽象层的移植。

2) 嵌入式操作系统层

嵌入式操作系统层通常是一个实时多任务操作系统,主要功能是用户管理、内存管理、多任务调度管理、文件系统管理、外部设备管理、图形用户接口管理等,对高层用户提供一个统一的标准化的 API(application programming interface,应用程序编程接口)函数调用接口。

3) 应用程序层

应用程序层由大量的应用程序组成,每个应用程序都要调用操作系统层提供的 API 接口实现其功能。

3.7.3 冯·诺依曼体系结构与哈佛体系结构的区别

通用计算机通常采用冯·诺依曼体系结构,其基本思想是“存储程序”和“程序控制”概念,数据存储器和程序存储器为同一存储器并统一编址,如图 3.17 所示,经由同一个总线进行数据传输,影响了数据处理速度的提高。

哈佛体系结构是一种将程序存储器和数据存储器分开的存储器结构,两者独立编址,是对冯·诺依曼结构的改进,如图 3.18 所示。程序指令和数据分开存储到不同的存储器,也可以使指令和数据有不同的数据宽度,例如 Microchip 公司很多 CPU 的数据宽度是 8 位,而指令宽度是 14 位。

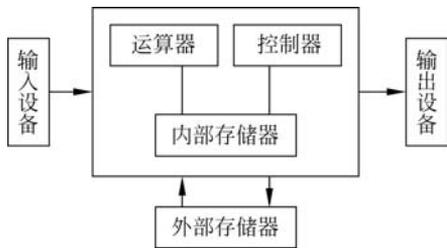


图 3.17 冯·诺依曼体系结构

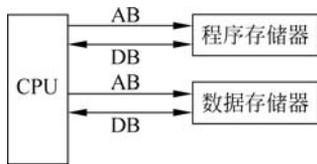


图 3.18 哈佛体系结构图

哈佛体系结构的微处理器通常具有较高的执行效率,取指令和存取数据分别经由不同的存储空间和不同的总线,这样就克服了数据流传输的瓶颈,提高了运算速度。

早期的微处理器大多采用冯·诺依曼结构,典型代表是 Intel 的 x86 微处理器。目前使用哈佛体系结构的微控制器有很多,除了 Microchip 公司的 PIC 系列芯片,还有摩托罗拉公司的 MC68 系列、Zilog 公司的 Z8 系列、Atmel 公司的 AVR 系列和 ARM 公司的 ARM9、ARM10 和 ARM11。

3.7.4 嵌入式系统的特点及应用领域

从嵌入式系统的构成上看,嵌入式系统是集软硬件于一体,硬件可按照用户需要裁剪定



制,可以独立工作的专用计算机系统;从外观上看,嵌入式系统像是一个“可编程”的电子“器件”,用户可以通过特别途径对嵌入式系统的操作系统和应用程序进行在线更新;从功能上看,嵌入式系统通常是对其他对象进行智能控制的控制器。与通用计算机系统相比,嵌入式系统有如下一些特点。

(1) 专用性强。嵌入式系统基本属于专用计算机。

(2) 实时性好。实时性是对嵌入式系统的普遍要求。

(3) 可裁剪性好。嵌入式系统的硬件和软件都是可裁剪的,从而使系统在满足应用要求的前提下达到最精简的系统配置,成本最低。

(4) 可靠性高。很多嵌入式系统应用于工业控制、设备制造、仪器仪表、航空航天、无人值守机房、军事等领域。与普通计算机系统相比较,嵌入式系统在可靠性方面有更高要求。

(5) 功耗低。有很多嵌入式系统应用于手持移动计算领域,低功耗一直是嵌入式系统追求的目标。

(6) 软件固化。嵌入式系统中的软件包括操作系统、应用程序代码、采集到的数据等一般不存储于磁盘等机械设备中,而都固化在 Flash 或 CF 卡等非易失性存储器芯片中。

嵌入式系统广泛应用于工业控制、信息家电、通信设备、医疗仪器、智能仪表、军用设备等领域。近十年来,随着通信技术的发展,嵌入式系统进入到新的应用领域,例如数码相机、个人数字助理、手机、MP4 等。人们日常生活中所用到的电气设备,如电视机顶盒、手机、数字电视、微波炉、照相机、电梯、空调、冰箱、洗衣机等,都有嵌入式微处理器的存在。



3.8 多媒体计算机

3.8.1 多媒体计算机的概念

多媒体计算机一般特指多媒体个人计算机(multimedia personal computer, MPC),是能够对文字、图像、声音、动画、视频等多媒体信息进行综合加工处理、硬件配置较高的一种通用计算机系统。

世界上第一台多媒体计算机诞生于 1985 年,其主要功能指可以把音频、视频、图形、图像和计算机交互式控制结合起来,进行综合加工处理。随着多媒体计算机应用越来越广泛, MPC 在办公自动化领域、计算机辅助工作、游戏开发、多媒体教学、商业广告、影视娱乐业、人工智能模拟等领域发挥了重要作用。

3.8.2 多媒体计算机的组成

多媒体计算机就是具有了多媒体处理功能的个人计算机,它的硬件结构与一般的个人计算机并无太大差别,只是多了一些软硬件配置而已。用户可通过两种途径拥有 MPC:一是直接购买具有多媒体功能的 PC;二是在基本的 PC 机上增加多媒体套件而构成 MPC。目前市场上的 PC 绝大多数都具有了基本的多媒体应用和开发能力。

多媒体计算机一般由四部分构成:多媒体硬件平台(包括计算机硬件、声像等多种媒体的输入输出设备和装置)、多媒体操作系统、多媒体处理系统工具和多媒体应用软件。



1. 多媒体硬件平台

多媒体硬件平台分为基础硬件和附加硬件两部分。基础硬件使计算机具有基本的多媒体处理能力,通常包含高性能的 CPU、大容量的内存、大容量的硬盘、高分辨率显示器、处理声音的接口与设备、处理图像的接口与设备;附加硬件用于提升计算机的多媒体处理能力,主要包括光盘驱动器、网络接口及网络设备、图形加速卡、视频卡、扫描仪、投影机、摄像机、彩色喷墨打印机、高性能独立显卡、触摸屏、高性能音频卡及音响麦克风等。

2. 多媒体操作系统

多媒体操作系统也称为多媒体核心系统,是具有实时任务调度、多媒体数据转换和同步控制、对多媒体设备进行驱动和控制以及图形用户界面管理等功能的操作系统。目前应用最广泛的就是 Microsoft 的 Windows 系列操作系统和苹果公司的 macOS 操作系统。

3. 多媒体处理系统工具

多媒体处理系统工具即多媒体系统开发工具,是多媒体系统的重要组成部分,主要用于多媒体应用开发,是多媒体设计人员在多媒体操作系统上进行开发的软件工具。根据多媒体开发工具的开发方法和结构特点的不同,主要分为四大类。

- (1) 基于时间的多媒体开发工具,例如 Director 和 Action;
- (2) 基于图标或流线的多媒体开发工具,例如 Authorware;
- (3) 基于卡片或页面的多媒体开发工具,例如 ToolBook 和 HyperCard;
- (4) 以传统程序语言为基础的多媒体开发工具,例如 VB、VC、Delphi、Python 等。

4. 多媒体应用软件

多媒体应用软件是根据多媒体系统终端用户要求而定制的应用软件,或者面向某一领域用户的应用软件。例如第 4 章所述的用于文本排版编辑的软件 Word 和 WPS;用于网页设计的软件 Dreamweaver;用于动画制作的软件 Flash、3ds Max 和 Animate;用于声音加工处理的软件 Audition 和 GoldWave;用于图形图像处理软件 Photoshop、CorelDRAW 和 AutoCAD;用于视频加工编辑的软件 Premiere、After Effects 等。

3.8.3 多媒体计算机的应用领域

(1) 多媒体教育。例如电子教案、计算机辅助教学、交互过程模拟、网络多媒体教学、工艺过程仿真等。

(2) 影视娱乐业。例如影视作品中的电影特技和变形效果,电视、电影、卡通混编特技,演艺界 MTV 特技制作、三维成像模拟特技等。

(3) 人工智能模拟。例如生物形态模拟、生物智能模拟、人类行为智能模拟、汽车飞机模拟驾驶训练。

(4) 办公自动化(OA)。例如图文混合排版、PPT 讲解展示、远程视频会议技术等。

(5) 医疗领域。例如远程医疗诊断系统、网络远程手术操作等。

(6) 多媒体创作。例如声音音效处理、图片美化、视频剪辑等。

另外,多媒体计算机在商业广告、旅游宣传、数码摄影、虚拟现实 VR、游戏开发、地理信息系统(GIS)、视频监控、视频点播 VOD 等领域也有广泛应用。





本章小结

计算机硬件系统主要包括微处理器、内部存储器、外部存储器、输入输出设备、各种接口电路以及总线。

CPU 是计算机系统的指挥控制核心,主要由运算器、控制器和一些寄存器组成。运算器的主要功能是进行算术运算和逻辑运算,控制器的功能是指挥计算机的各个部件协调一致地自动运行,寄存器是 CPU 内临时存放信息的部件。

存储器是计算机中的记忆部件,各种程序和数据都保存在各类存储器中。存储器有多种分类方法。内存可被 CPU 直接访问。CPU 通过内存单元地址访问内存数据。外存中的数据只有调入内存后才能被 CPU 访问。

cache 是介于 CPU 和主存之间的小容量存储器,用于解决 CPU 和主存速度不匹配的问题。

虚拟存储器主要用于解决物理内存不足的问题。虚拟存储器由操作系统和辅助硬件自动实现页面调入和调出。

为了解决存储器容量、速度、价格三方面的矛盾,计算机多采用层次存储结构。在软硬件控制下将 cache、内存和辅存有机结合,充分发挥每种存储器的优势,达到最高性价比。

总线是计算机系统之间或者计算机系统内部多个模块之间的一组公共传输通道。根据不同标准,总线有多种分类方法。

接口是 CPU 与外设的连接电路,是 CPU 与外设进行信息交换的中转站。接口的主要功能包括信息变换、速度协调、辅助和缓冲功能。当代计算机主板上集成有多种接口。

外部设备主要包括输入设备、输出设备以及外部存储器。外部设备必须通过接口电路才能和 CPU 通信。

计算机常用的性能指标有主频、字长、运算速度、存储容量、总线带宽、指令系统等。

嵌入式系统是以应用为中心,软硬件可裁减的专用计算机系统。嵌入式系统广泛应用于工业控制、信息家电、通信设备、医疗仪器、智能仪表、军事设备等领域。

哈佛体系结构是对冯·诺依曼体系结构的改进,它将程序存储器和数据存储器分开,从而具有较高的执行效率。哈佛体系结构在单片机、嵌入式系统中被广泛采用。

多媒体计算机是能够对文字、图像、声音、动画、视频等多媒体信息进行综合加工处理、硬件配置较高的一种通用计算机系统。MPC 由四部分构成:多媒体硬件平台、多媒体操作系统、多媒体开发工具和多媒体应用软件。

本章人物

约翰·冯·诺依曼(John von Neumann,1903 年 12 月 28 日—1957 年 2 月 8 日),美籍匈牙利数学家、计算机科学家、物理学家,是 20 世纪最重要的数学家之一。冯·诺依曼是罗兰大学数学博士,是现代计算机、博弈论、核武器和生化武器等领域内的科学全才之一,被后人称为“现代计算机之父”“博弈论之父”。

冯·诺依曼先后执教于柏林大学和汉堡大学,1930 年前往美国,后入美国籍。冯·诺



依曼历任普林斯顿大学教授、普林斯顿高等研究院教授,入选美国原子能委员会会员、美国国家科学院院士;早期以算子理论、共振论、量子理论、集合论等方面的研究闻名,开创了冯·诺依曼代数;第二次世界大战期间曾参与曼哈顿计划,为第一颗原子弹的研制作出了贡献。

冯·诺依曼 1944 年与奥斯卡·摩根斯特恩合著《博弈论与经济行为》,是博弈论学科的奠基性著作。晚年,冯·诺依曼转向研究自动机理论,著有对人脑和计算机系统进行分析的著作《计算机与人脑》(1958 年),为研制电子数字计算机提供了基础性的方案。其余主要著作有《量子力学的数学基础》(1926 年)、《经典力学的算子方法》(1944 年)、《连续几何》(1960 年)等。



约翰·冯·诺依曼

冯·诺依曼对世界上第一台电子计算机 ENIAC 的设计提出过建议。1945 年 3 月,他在共同讨论的基础上起草了一个全新的《存储程序通用电子计算机方案》。这对后来计算机的设计有决定性的影响,特别是文中所讲述的确定计算机的结构、采用存储程序以及二进制编码等,至今仍为电子计算机设计者所遵循。

习 题 3

3.1 选择题

- 整个计算机系统是受()控制的。
A. 中央处理器 B. 接口 C. 存储器 D. 总线
- 计算机可安装的最大主存容量取决于()。
A. 字长 B. 数据总线位数
C. 控制总线位数 D. 地址总线位数
- 下列不是控制器功能的是()。
A. 程序控制 B. 操作控制
C. 时间控制 D. 信息存储
- 下列不属于多媒体计算机应用领域的是()。
A. 工业控制 B. 图像图像处理
C. 声音合成 D. 视频剪辑
- 下列不是磁表面存储器的是()。
A. 硬盘 B. 光盘
C. 软盘 D. 磁带
- CPU 读写速度最快的器件是()。
A. 寄存器 B. 内存
C. cache D. 磁盘
- 下列不属于输出设备的是()。
A. 光笔 B. 显示器
C. 打印机 D. 音箱

3. cache 的工作原理是什么？
4. 什么是接口？主要作用是什么？
5. 机械硬盘和固态硬盘有什么区别？怎么计算机硬盘的容量？
6. 评价计算机性能的技术指标有哪些？
7. 什么是嵌入式系统？主要的应用领域是什么？
8. 什么是多媒体计算机？它由哪几部分构成？